

# EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER : 11018194  
 PUBLICATION DATE : 22-01-99

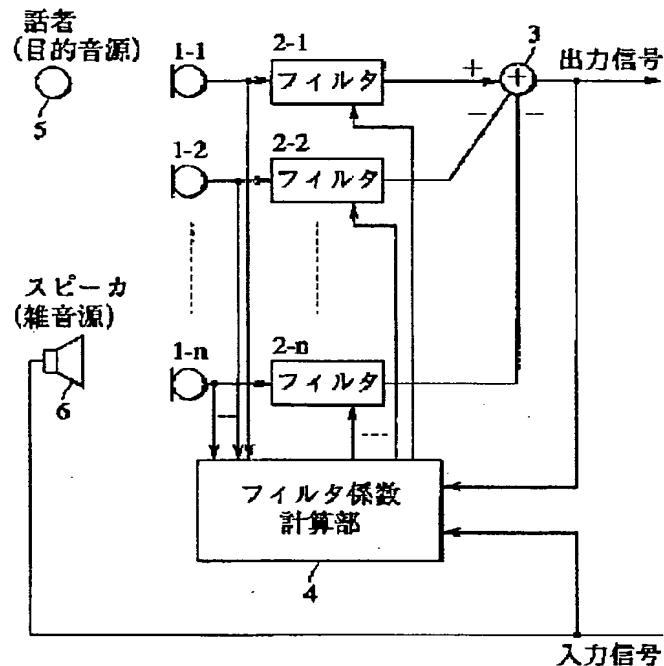
APPLICATION DATE : 26-06-97  
 APPLICATION NUMBER : 09170288

APPLICANT : FUJITSU LTD;

INVENTOR : MATSUO NAOJI;

INT.CL. : H04R 3/00 G01S 3/802 H03H 17/00  
 H04R 1/40 H04R 5/027

TITLE : MICROPHONE ARRAY UNIT



**ABSTRACT :** PROBLEM TO BE SOLVED: To detect a sound source position, to attain emphasis of an objective sound and to stably suppress noise or the like, with respect to the microphone array unit configured through the arrangement of plural microphones.

SOLUTION: This unit is provided with filters 2-1 to 2-n that receive output signals from plural microphones 1-1 to 1-n, an adder 3 that subtracts output signals from the microphones 1-2 to 1-n via the filters 2-2 to 2-n from an output signal of the reference microphone 1-1 via the filter 2-1, and a filter coefficient calculation section 4 that updates filter coefficients of the filters 2-1 to 2-n, based on the output signals from plural microphones 1-1 to 1-n, an output signal from the adder 3 and a signal (input signal) for driving a loudspeaker 6 that is used for a noise source 6, when a speaking party 5 is used for an object sound source.

COPYRIGHT: (C)1999,JPO

BEST AVAILABLE COPY

**THIS PAGE BLANK (USPTO)**

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-18194

(43)公開日 平成11年(1999)1月22日

(51)Int.Cl.<sup>6</sup>  
H 04 R 3/00  
G 01 S 3/802  
H 03 H 17/00  
H 04 R 1/40  
5/027

識別記号  
3 2 0  
6 0 1  
3 2 0

F I  
H 04 R 3/00  
G 01 S 3/802  
H 03 H 17/00  
H 04 R 1/40  
5/027

3 2 0

6 0 1 C

3 2 0 A

Z

審査請求 未請求 請求項の数12 O.L (全 19 頁)

(21)出願番号 特願平9-170288

(22)出願日 平成9年(1997)6月26日

(71)出願人 000005223

富士通株式会社

神奈川県川崎市中原区七小田中4丁目1番  
1号

(72)発明者 松尾 直司

神奈川県川崎市中原区七小田中4丁目1番  
1号 富士通株式会社内

(74)代理人 弁理士 柏谷 昭司 (外2名)

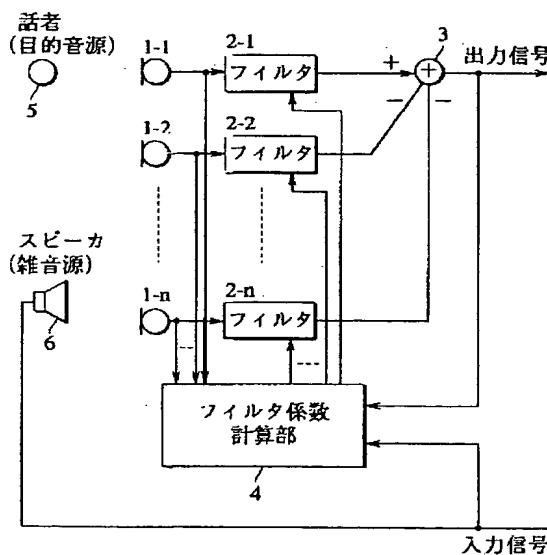
(54)【発明の名称】マイクロホンアレイ装置

(55)【要約】

【課題】複数のマイクロホンを配列して構成したマイクロホンアレイ装置、音声信号検出、目的音強調、雑音抑止を行うこと。

【解決手段】複数のマイクロホン1-1～1-nの出力信号を人力するフィルタ2-1～2-nと、フィルタ2-1を介した基礎マイクロホン1-1の出力信号から、フィルタ2-2～2-nを介した他のマイクロホン1-2～1-nの出力信号を減算する加算器3と、複数のマイクロホン1-1～1-nの出力信号と、加算器3の出力信号と、話者らを目的音源とした時のスピーカ6を雑音源とし該スピーカを駆動する為の信号(入力信号)とを基に、フィルタ2-1～2-nのフィルタ係数の更新制御を行うフィルタ係数計算部4とを備えている。

本発明の第1の実施の形態の説明図



## 【特許請求の範囲】

【請求項1】 複数のマイクロホンを配列して構成したマイクロホンアレイを有するマイクロホンアレイ装置に於いて、

前記マイクロホンの出力信号を入力するフィルタと、前記マイクロホンの出力信号と、雑音源信号と、前記フィルタを介したマイクロホンの出力信号の中の基準マイクロホンの出力信号から他のマイクロホンの出力信号を減算した残差信号とを入力し、該残差信号を基にした評価関数に従って前記フィルタの係数を求めるフィルタ係数計算部とを備えたことを特徴とするマイクロホンアレイ装置。

【請求項2】 前記フィルタの前段に接続した遅延器と、前記複数のマイクロホンの出力信号と前記雑音源信号との相互相関関数値を求めて該相互相関関数値が最大値となる条件を基に前記遅延器の遅延量を求める遅延計算部とを設けたことを特徴とする請求項1記載のマイクロホンアレイ装置。

【請求項3】 前記雑音源信号を、スピーカを駆動する信号としたことを特徴とする請求項1又は2記載のマイクロホンアレイ装置。

【請求項4】 前記複数のマイクロホンからなるマイクロホンアレイと共に、雑音源信号を出力する補助マイクロホンを設けたことを特徴とする請求項1又は2記載のマイクロホンアレイ装置。

【請求項5】 前記フィルタ係数計算部に於けるフィルタ係数の更新処理に於ける畳み込み演算のフィルタのメモリ値に対して、重み付けを小さくする為の巡回型ローパスフィルタを設けたことを特徴とする請求項1乃至4の何れか1項記載のマイクロホンアレイ装置。

【請求項6】 複数のマイクロホンを配列して構成したマイクロホンアレイを有するマイクロホンアレイ装置に於いて、

前記マイクロホンの出力信号を入力する線形予測フィルタと、

前記マイクロホンの出力信号を入力して前記線形予測フィルタのフィルタ係数を線形予測分析に従って更新する線形予測分析部と、

前記線形予測フィルタの出力信号の線形予測誤差信号を基に相関係数値を求め、該相関係数値が最大となる値を基に音源位置情報を出力する音源位置検出部とを備えたことを特徴とするマイクロホンアレイ装置。

【請求項7】 目的音源をスピーカとし、該スピーカを駆動する信号を入力して、前記複数のマイクロホン対応の前記線形予測フィルタに対するフィルタ係数更新の制御を行う線形予測分析部を設けたことを特徴とする請求項6記載のマイクロホンアレイ装置。

【請求項8】 複数のマイクロホンを配列して構成したマイクロホンアレイを有するマイクロホンアレイ装置に於いて、

前記複数のマイクロホンの出力信号と音波の伝搬速度とを基に、前記マイクロホンの配置間隔に従って推定マイクロホンが配置されたと推定し、該推定マイクロホンの出力信号を前記マイクロホンアレイを構成するマイクロホンの出力信号と共にに出力する信号推定部と、該信号推定部の前記マイクロホンアレイを構成するマイクロホン及び前記推定マイクロホンの出力信号の位相を合わせて加算する同期加算部とを備えたことを特徴とするマイクロホンアレイ装置。

【請求項9】 前記マイクロホンアレイを構成する複数のマイクロホンの配置線上に前記マイクロホンの配置間隔に従って配置した参照マイクロホンを設け、前記信号推定部は、前記マイクロホンアレイを構成する前記マイクロホンの出力信号を基に前記推定マイクロホンの配置位置及び該推定マイクロホンの出力信号を補正する構成を有することを特徴とする請求項8記載のマイクロホンアレイ装置。

【請求項10】 前記参照マイクロホンの出力信号と前記信号推定部で推定した前記参照マイクロホンの配置位置の推定マイクロホンの出力信号との差の誤差信号に対して、聴覚特性に従った重み付けを行って聴覚感度が高い帯域の推定精度を高くする推定用係数決定部を設けたことを特徴とする請求項9記載のマイクロホンアレイ装置。

【請求項11】 前記マイクロホンアレイに対する音源の方向を所定の角度に分割し、該分割した方向に対応に、前記マイクロホンアレイを構成するマイクロホンの出力信号及び該出力信号を基に推定した推定マイクロホンの出力信号とを出力する信号推定部と、該信号推定部の出力信号を位相を合わせて加算する同期加算部と、該同期加算部の出力信号の最大値を基に音源位置情報を出力する音源位置検出部とを有することを特徴とする請求項8又は9記載のマイクロホンアレイ装置。

【請求項12】 複数のマイクロホンを配列して構成したマイクロホンアレイを有するマイクロホンアレイ装置に於いて、

前記複数のマイクロホンの出力信号を基に音源位置を検出する音源位置検出部と、

前記音源を撮像するカメラと、

該カメラの撮像信号を基に前記音源位置を検出する検出部と、

前記音源位置検出部からの音源の位置情報と、前記検出部からの音源の位置情報を基に、前記音源の位置を示す音源位置情報を出力する統合判定処理部とを備えたことを特徴とするマイクロホンアレイ装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、複数のマイクロホンを配列して信号処理により音源位置検出、目的音強調、雑音抑制等を行うマイクロホンアレイ装置に関する

る。マイクロホンアレイ装置は、例えば、無指向性の複数のマイクロホンを配列して、目的音強調や雑音抑制等により等価的に指向性を与えることができるものである。又複数のマイクロホンの出力信号の位相関係により音源位置を検出することにより、例えば、テレビ会議システム等に於ける発言者の方向にテレビカメラを自動的に移動して、発言者の音声と共に映像を伝送することができる。又その場合に周囲の雑音を抑制することによって、発言者の音声の明瞭化を図ることができる。又発言者の音声の位相を合わせて加算することにより発言者の音声強調を行うことができる。このようなマイクロホンアレイ装置の動作の安定化を図ることが要望されている。

【0002】

【従来の技術】従来例のマイクロホンアレイ装置として、雑音抑制を目的とした場合、各マイクロホンにフィルタを接続し、雑音成分が最小となるように適応的或いは固定的にフィルタ係数を設定する構成が知られている（例えば、特開平5-111090号公報参照）。又音源位置検出を目的とした場合、各マイクロホンの出力信号の位相関係を求めて、音源方向及び音源までの距離を計測する構成が知られている（例えば、特開昭63-177087号公報又は特開平4-236385号公報参照）。

$$J = e^2$$

として、フィルタ係数  $c_1, c_2, \dots, c_r$  の更新制御を行うものであり、

$$\begin{bmatrix} c_1 \\ c_2 \\ \vdots \\ c_r \end{bmatrix} = \begin{bmatrix} c_{1\text{old}} \\ c_{2\text{old}} \\ \vdots \\ c_{r\text{old}} \end{bmatrix} + \alpha \cdot (\mathbf{e} / f_{\text{norm}}) * \begin{bmatrix} f(1) \\ f(2) \\ \vdots \\ f(r) \end{bmatrix} \quad \dots (2)$$

但し、 $0.0 < \alpha < 0.5$

$f_{\text{goal}} \equiv f(\cdot)$

に示すものとなる。なお、\*は乗算記号、rはフィルタ次数を示し、又  $f(1), \dots, f(r)$  はフィルタのメモリの値（サンプル単位で遅延させる遅延器の出力信号）を表し、又ノルム  $f_{\text{norm}}$  は（3）式に示すものとなる。又  $\alpha$  は定数で、フィルタ係数の最適値への収束の速さと精度とを表すものである。

【0006】このようなエコーキャンセラ201に於いては、フィルタの次数が数100となる。そこで、図2-1に示すマイクロホンアレイを用いたエコーキャンセラが知られている。同図に於いて、211はエコーキャンセラ、212は送受信インタフェース部、214-1～214-nはマイクロホンアレイを構成するマイクロホ

【0003】又雑音抑制技術としてエコーキャンセラが知られている。例えば、図20に示すように、ネットワーク203に電話機の送受信インタフェース部202が接続され、マイクロホン204とスピーカ205との間にエコーキャンセラ201が接続され、話者の音声をマイクロホン204に入力し、スピーカ205から相手話者の音声を再生することにより、相互に通話をを行うことになる。

【0004】その時に、点線矢印経路でスピーカ205からマイクロホン204に回り込む音声が、相手電話機に対するエコー（雜音）となる。そこで、減算器206と、エコー成分生成部207と、係数計算部208とを含むエコーキャンセラ201が設けられている。このエコー生成部207は、スピーカ205を駆動する信号を基にエコー成分を生成するフィルタ構成とする場合が一般的であり、減算器206に於いてエコー成分を減算し、その残差を最小とするように、係数計算部208はエコー生成部207のフィルタ係数の更新制御を行うことになる。

【0005】このフィルタ構成のエコー成分生成部207のフィルタ係数 $c_1, c_2, \dots, c_r$ の更新は、既に知られている最急降下法を適用して求めることができる。例えば、減算器206の出力信号 $e$ （エコー成分の残差信号）を基に評価関数 $J$ を、

... (1)

【数1】

$$\begin{bmatrix} f(1) \\ f(2) \\ \vdots \\ f(r) \end{bmatrix} \cdots (2)$$

$$+ f(r)^2)^{1/2} \quad \dots (3)$$

ン、215はスピーカ、216は減算器、217-1～217-nはフィルタ、218はフィルタ係数計算部である。

【0007】この場合、マイクロホン214-1~214-nに対してスピーカ215から点線矢印の経路で音声が入力されてエコーとなるから、スピーカ215が雑音源となる。そこで、話者が発音していない場合に、フィルタ217-1~217-nのフィルタ係数c11, c12, ..., c1r, ..., cn1, cn2, ..., cnrの更新制御は、評価関数を(1)式と同一とする。

【数2】

$$\begin{bmatrix} c_{11} \\ c_{12} \\ \vdots \\ c_{1r} \end{bmatrix} = \begin{bmatrix} c_{11\text{old}} \\ c_{12\text{old}} \\ \vdots \\ c_{1r\text{old}} \end{bmatrix} - \alpha * (e / f_{1\text{norm}}) * \begin{bmatrix} f_1(1) \\ f_1(2) \\ \vdots \\ f_1(r) \end{bmatrix} \quad \dots (4)$$

$$\begin{bmatrix} cp_1 \\ cp_2 \\ \vdots \\ cp_r \end{bmatrix} = \begin{bmatrix} cp_{1\text{old}} \\ cp_{2\text{old}} \\ \vdots \\ cp_{r\text{old}} \end{bmatrix} + \alpha * (e / f_{p\text{norm}}) * \begin{bmatrix} fp(1) \\ fp(2) \\ \vdots \\ fp(r) \end{bmatrix} \quad \dots (5)$$

但し、 $p=2, 3, \dots, n$

に示すものとなる。

【0008】この場合、(4)式は、複数のマイクロホン214-1～214-nの中のマイクロホン214-1を基準マイクロホンとして、この基準マイクロホンの出力信号を入力するフィルタ217-1のフィルタ係数c11, c12, …, c1rについて示し、又(5)式は、基準マイクロホン以外の他のマイクロホン214-2～214-nの出力信号をそれぞれ入力するフィルタ217-2～217-nのフィルタ係数c21, c22, …, c2r, …, cn1, cn2, …, cnrについて示す。そして、減算器216に於いては、基準マイクロホンに対応するフィルタ217-1の出力信号に対して、他のマイクロホンに対応するフィルタ217-2～217-nの出力信号を減算する構成を有するものである。

【0009】図22は従来例の音源位置検出及び目的音強調処理の説明図であり、221は目的音強調部、22

$$r(i) = \sum_{j=1}^n a(j) * b(j+i)$$

で表される。なお、 $\sum_{j=1}^n$  は  $j = 1$  から  $j = n$  まで加算することを示し、又  $i$  は、 $-m \leq i \leq m$  の関係を有

$$m = (\text{サンプリング周波数}) * (\text{マイクロホン間距離}) / (\text{音速}) \quad \dots (6)$$

となる。又  $n$  は置み込み演算を行うサンプル数で、一般には数100となる。

【0012】又  $Z^{-da}$  の遅延器223と  $Z^{-db}$  の遅延器224との遅延サンプル数da, dbは、相関係数値r(i)の値が最大となる時のiの値より、

$i \geq 0$  の場合、da = i, db = 0

$i < 0$  の場合、da = 0, db = -i

とする。それによって、音源からの目的音の位相が一致されて加算器226により加算され、目的音が強調されて出力される。

【0013】

【発明が解決しようとする課題】雑音抑制の為の従来例に於いて、マイクロホンアレイと共にスピーカ等の雑音源を有する場合、目的音源の話者が発声しない場合に、スピーカからの再生音がマイクロホンアレイに回り込ん

2は音源位置検出部、223, 224は遅延器、226は相関係数値計算部、227は加算器、228は位置検出処理部、229-1, 229-2はマイクロホンを示す。

【0010】目的音強調部221は、 $Z^{-da}$  と  $Z^{-db}$  との遅延器223, 224と、遅延サンプル数計算部225と、加算器226とを含む構成であり、又音源位置検出部222は、相関係数値計算部227と、位置検出処理部228とを含む構成である。この音源位置検出部222は、相関係数値計算部227により、マイクロホン229-1, 229-2の出力信号a(j), b(j)の相関係数値r(i)を求め、位置検出処理部228により、相関係数値r(i)が最大となる時のiの値imaxにより音源位置を求めて、遅延サンプル数計算部225を制御するものである。

【0011】この相関係数値r(i)は、

し、又mはマイクロホン229-1, 229-2間の距離とサンプリング周波数とによって決まる値で、

$$m = (\text{サンプリング周波数}) * (\text{マイクロホン間距離}) / (\text{音速}) \quad \dots (7)$$

だエコー成分をエコーキャンセラによって打ち消すことができる。しかし、話者の発声とスピーカからの再生音とが同時にマイクロホンアレイに入力された場合、エコー成分（雑音）を打ち消す為のフィルタ係数の更新が収束しない状態となる。即ち、(4)式及び(5)式の残差信号eは、減算器216によりエコー成分（雑音）を抑制できなかった成分と、話者の音声との和となるから、この残差信号eを最小とするようにフィルタ係数の更新を行うと、目的音としての話者の音声もエコー成分（雑音）と共に抑制することになり、目的の雑音抑制ができない問題があった。

【0014】又音源位置検出と目的音強調との為の従来例に於いて、例えば、図22のマイクロホン229-1, 229-2の出力信号a(j), b(j)は、一般には、サンプル値の近傍に於いて自己相関がある。な

お、音源が白色雑音又はパルス雑音等の場合は、自己相関は小さくなり、音声等の場合は自己相関が大きくなる。前述の(6)式による相関関数値 $r(i)$ は、自己相関が大きい信号に対して、自己相関が小さい信号より $i$ に対する値の変化が小さくなる。従って、正確な最大値を求めることが容易でなくなり、音源位置の検出を正確に且つ迅速に行うことが困難となる問題があった。

【0015】又目的音強調の為の同期加算を行う従来例に於いて、強調の程度はマイクロホンアレイを構成するマイクロホンの個数に依存することになり、目的音と雑音との間の相関が小さいと、N個のマイクロホンを用いることによりパワー比でN倍の強調を行うことができるが、目的音と雑音との間の相関が大きいと、そのパワー比は小さくなる。従って、目的音と雑音との間の相関が大きい場合の目的音強調を行う為には、マイクロホンの個数を増加する必要があり、マイクロホンアレイが大型化する問題がある。又前述の(6)式による相関係数値から目的音の音源位置を検出する場合に、雑音等が大きい環境では、音源位置の検出が困難となる場合が多くなる。本発明の目的は、マイクロホンアレイを用いて雑音抑制、目的音強調、音源位置検出の処理を安定に且つ確実に行うことを可能とする。

#### 【0016】

【課題を解決するための手段】本発明のマイクロホンアレイ装置は、(1)複数のマイクロホン $1-1 \sim 1-n$ を配列して構成したマイクロホンアレイを有するマイクロホンアレイ装置に於いて、マイクロホン $1-1 \sim 1-n$ の出力信号を入力するフィルタ $2-1 \sim 2-n$ と、マイクロホン $1-1 \sim 1-n$ の出力信号と、雑音源信号と、フィルタ $2-1 \sim 2-n$ を介したマイクロホン $1-1 \sim 1-n$ の出力信号の中の基準マイクロホン $1-1$ の出力信号から他のマイクロホン $1-2 \sim 1-n$ の出力信号を減算した残差信号とを入力し、この残差信号を基にした評価関数に従ってフィルタ $2-1 \sim 2-n$ の係数を求めるフィルタ係数計算部4とを備えている。

【0017】又(2)フィルタの前段に接続した遅延器と、複数のマイクロホンの出力信号と雑音源信号との相互相関関数値を求めて該相互相関関数値が最大値となる条件を基に前記遅延器の遅延量を求める遅延計算部とを設けることができる。従って、フィルタ係数計算部4には遅延器により位相がそろった信号が入力され、フィルタ係数の更新制御が容易となる。

【0018】又(3)雑音源信号を、スピーカを駆動する信号とする。即ち、マイクロホンアレイとスピーカとを有するシステムに於いて、スピーカからの再生音声がマイクロホンアレイに回り込んで雑音となるから、このスピーカを雑音源とした時、このスピーカを駆動する信号を雑音源信号として用いることにより、フィルタ係数計算部4に於ける処理が容易となる。

#### 【0019】又(4)複数のマイクロホンからなるマイ

クロホンアレイと共に、雑音源信号を出力する補助マイクロホンを設けることができる。この場合は、マイクロホンアレイのみを有するシステムに於いて、補助マイクロホンの出力信号を雑音源信号として、フィルタ係数計算部4に於いてフィルタ係数の更新制御を行う。

【0020】又(5)フィルタ係数計算部に於けるフィルタ係数の更新処理に於ける畳み込み演算のフィルタのメモリ値に対して、重み付けを小さくする為の巡回型ローパスフィルタを設けることができる。

【0021】又(6)マイクロホンの出力信号を入力する線形予測フィルタと、マイクロホンの出力信号を入力して線形予測フィルタのフィルタ係数を線形予測分析に従って更新する線形予測分析部と、線形予測フィルタの出力信号の線形予測誤差信号を基に相関係数値を求め、この相関係数値が最大となる値を基に音源位置情報を出力する音源位置検出部とを備えることができる。

【0022】又(7)目的音源をスピーカとし、このスピーカを駆動する信号を入力して、複数のマイクロホン対応の線形予測フィルタに対するフィルタ係数更新の制御を行う線形予測分析部を設けることができる。この線形予測分析部は、マイクロホン対応の線形予測フィルタに対して共通化できることになる。

【0023】又(8)複数のマイクロホンの出力信号と音波の伝搬速度とを基に、マイクロホンの配置間に従って推定マイクロホンが配置されたと推定し、この推定マイクロホンの出力信号を、マイクロホンアレイを構成するマイクロホンの出力信号と共に输出する信号推定部と、この信号推定部のマイクロホンアレイを構成するマイクロホン及び推定マイクロホンの出力信号の位相を合わせて加算する同期加算部とを備えることができる。

【0024】又(9)マイクロホンアレイを構成する複数のマイクロホンの配置線上に、マイクロホンの配置間に従って配置した参照マイクロホンを設け、信号推定部は、マイクロホンアレイを構成する複数のマイクロホンの出力信号を基に、推定マイクロホンの配置位置及び推定マイクロホンの出力信号を補正する構成とができる。従って、推定マイクロホンの演算処理に於ける誤差を小さくして目的音強調を行うことができる。

【0025】又(10)参照マイクロホンの出力信号と信号推定部で推定した参照マイクロホンの配置位置の推定マイクロホンの出力信号との差の誤差信号に対して、聴覚特性に従った重み付けを行って聴覚感度が高い帯域の推定精度を高くする推定用係数決定部を設けることができる。

【0026】又(12)マイクロホンアレイに対する音源の方向を所定の角度に分割し、この分割した方向に対応に、マイクロホンアレイを構成するマイクロホンの出力信号及びこの出力信号を基に推定した推定マイクロホンの出力信号とを出力する信号推定部と、この信号推定部の出力信号を位相を合わせて加算する同期加算部と、こ

の同期加算部の出力信号の最大値を基に音源位置情報を出力する音源位置検出部とを備えることができる。

【0027】又(12)複数のマイクロホンの出力信号を基に音源位置を検出する音源位置検出部と、音源を撮像するカメラと、このカメラの撮像信号を基に、音源位置を検出する検出部と、音源位置検出部からの位置情報と、検出部からの位置情報を基に、音源の位置を示す音源位置情報を出力する統合判定処理部とを備えることができる。

#### 【0028】

【発明の実施の形態】図1は本発明の第1の実施の形態の説明図であり、1-1～1-nはマイクロホンアレイを構成するn個のマイクロホン、2-1～2-nはフィルタ、3は加算器、4はフィルタ係数計算部、5は話者(目的音源)、6はスピーカ(雑音源)を示す。話者5からの音声がマイクロホン1-1～1-nに入力されて電気信号に変換され、フィルタ2-1～2-nと加算器3とを介して出力信号となり、ネットワーク等を介して相手側へ伝送される。又相手側からの音声信号を入力信号としてスピーカ6が駆動されて再生音声となる。それによって、話者5は、相手側と通話ができる。この場合、スピーカ6からの再生音声がマイクロホン1-1～1-nに入力されるから、話者5からの音声に対して雑音となる。従って、スピーカ6は目的音源に対して雑音源となる。

#### 【0029】そこで、本発明に於いては、フィルタ係数

$$e = [f_1(1) \cdots f_1(r)] \begin{bmatrix} c_{11} \\ c_{12} \\ \vdots \\ c_{1r} \end{bmatrix}$$

$$- \sum_{i=2}^n [f_i(1) \cdots f_i(r)] \begin{bmatrix} c_{i1} \\ c_{i2} \\ \vdots \\ c_{ir} \end{bmatrix} \quad \cdots (9)$$

となる。この場合、加算器3に於いて、フィルタ2-1の出力信号から、フィルタ2-2～2-nの出力信号を減算することを示すものである。なお、 $f_1(1), f_1(2), \dots, f_1(r), \dots, f_i(1), f_i(2), \dots, f_i(r)$ はフィルタのメモリの値を示す。

計算部4に、マイクロホン1-1～1-nの出力信号と、雑音源信号(雑音源としてのスピーカ6を駆動する為の入力信号)と、加算器3の出力信号(残差信号)とを入力して、フィルタ2-1～2-nの係数更新を行わせるものである。この場合、マイクロホン1-1を基準マイクロホンとして、フィルタ2-1の出力信号に対して、他のフィルタ2-2～2-nの出力信号を加算器3に於いて減算する構成としている。

【0030】又フィルタ2-1～2-nは、例えば、図2に示す構成とすることができる。同図に於いて、11-1～11-r-1はZ<sup>-1</sup>の遅延器、12-1～12-rはフィルタ係数c<sub>p1</sub>, c<sub>p2</sub>, ..., c<sub>pr</sub>を乗算する為の係数器、13, 14は加算器であり、rはフィルタの次数を示す。

【0031】雑音源(スピーカ6)からの信号をx<sub>p(i)</sub>とし、目的音源(話者5)からの信号をy<sub>p(i)</sub>とすると(但し、iはサンプル番号、pは1, 2, ..., n)、フィルタ2-1～2-nのメモリの値(フィルタへの入力信号と遅延器11-1～11-r-1の出力信号)f<sub>p(i)</sub>は、 $f_p(i) = x_p(i) + y_p(i) \quad \cdots (8)$ となる。

【0032】従来例のマイクロホンアレイを用いたエコーキャンセラでは、図1に於ける加算器3の出力信号eは、

#### 【数3】

【0033】これに対して、本発明では、雑音源からの信号x<sub>p(i)</sub>の位相を合わせてから畳み込むと、加算器3の出力信号e'は、

#### 【数4】

$$e' = [f_1(1)' \dots f_1(r)'] \begin{bmatrix} c_{11} \\ c_{12} \\ \vdots \\ c_{1r} \end{bmatrix}$$

$$= \sum_{i=2}^n [f_i(1)' \dots f_i(r)'] \begin{bmatrix} c_{i1} \\ c_{i2} \\ \vdots \\ c_{ir} \end{bmatrix} \quad \dots (10)$$

$$\begin{aligned} & [f_p(1)' \dots f_p(r)'] \\ &= [x(1)(p) \dots x(q)(p)] \begin{bmatrix} f_p(1) \dots f_p(r) \\ f_p(2) \dots f_p(r+1) \\ \vdots \\ f_p(q) \dots f_p(q+r-1) \end{bmatrix} \end{aligned} \quad \dots (11)$$

となる。なお、 $x(1)(p), \dots, x(q)(p)$  は、マイクロホン 1-1~1-n の位相を合わせた雑音源からの信号であることを示し、q は疊み込み演算を行うサンプル数を示す。

#### 【0034】雑音源からの信号 $x_p(i)$ と目的音源か

$$\begin{aligned} & [f_p(1)' \dots f_p(r)'] \\ &= [x(1)(p) \dots x(q)(p)] \begin{bmatrix} f_p(1) \dots f_p(r) \\ f_p(2) \dots f_p(r+1) \\ \vdots \\ f_p(q) \dots f_p(q+r-1) \end{bmatrix} \\ &= [x(1)(p) \dots x(q)(p)] \begin{bmatrix} \{xp(1)+yp(1)\} \dots \{xp(r)+yp(r)\} \\ \{xp(2)+yp(2)\} \dots \{xp(r+1)+yp(r+1)\} \\ \vdots \\ \{xp(q)+yp(q)\} \dots \{xp(q+r-1)+yp(q+r-1)\} \end{bmatrix} \\ &\equiv \left[ \sum_{i=1}^q x(i)(p) * x_p(i) \dots \sum_{i=1}^q x(i)(q) * x_p(r+i-1) \right] \end{aligned} \quad \dots (12)$$

となる。

【0035】この(12)式から判るように、 $[f_p(1)', \dots, f_p(r)']$  に於ける目的音源からの信号  $y_p(i)$  の影響が小さくなる。この(12)式を用いて(10)式の信号  $e'$  を求め、これを基に評価関数  $J = (e')^2$  を求め、この評価関数  $J = (e')^2$  を基にフィルタ 2-1~2-n のフィルタ係数の更新制御を行うものである。即ち、話者(目的音源)5とスピーカ(雑音源)6とから同時にマイクロホン 1-1~1-n に音声が入力される状態に於いても、マイクロホン 1-1~1-n の出力信号に含まれる雑音源信号は、フィルタ係数計算部4に入力されるスピーカ6を駆動する為の入力信号との相関が大きく、又目的音源信号との相関は小さくなるから、評価関数  $J = (e')^2$  に従ったフィルタ係数の更新制御が可能となる。従って、加算器3の出力信号は、雑音が抑制された話者5の音声信号とな

らの信号  $y_p(i)$  との両方が同時に入力される場合、即ち、話者5の発声とスピーカ6からの再生音声とが同時に生じた場合、異なる人間の音声であるから両者の相関は小さいものであり、従って、(11)式は、

【数5】

る。

【0036】図3は本発明の第2の実施の形態の説明図であり、図1と同一符号は同一部分を示し、8-1~8-nは遅延器( $Z^{-d1} \sim Z^{-dn}$ )、9は遅延計算部である。この実施の形態は、マイクロホン 1-1~1-n からの信号の位相を合わせるように遅延器 8-1~8-n の遅延サンプル数を遅延計算部9に於いて算出し、フィルタ 2-1~2-n のフィルタ係数をフィルタ係数計算部4に於いて算出して更新制御する。その為に、遅延計算部9に、マイクロホン 1-1~1-n の出力信号と、スピーカ6を駆動する為の入力信号(雑音源信号)とを入力し、フィルタ係数計算部4に、遅延器 8-1~8-n の出力信号と、加算器3の出力信号と、スピーカ6を駆動する為の入力信号(雑音源信号)とを入力する。

【0037】マイクロホン 1-1~1-n の出力信号を  $g_p(j)$  (但し、 $p = 1, 2, \dots, n, j = \text{サンプ}$

ル番号)とし、雑音源からの信号 $x(j)$ との相互相関

$$R_p(i) = \sum_{j=1}^s g_p(j+i) * x(j)$$

なお、 $\sum_{j=1}^s$ は $j = 1$ から $j = s$ までの加算を示し、 $s$ は畳み込み演算を行うサンプル数を示す。このサンプル数 $s$ は通常は数10～数100サンプルとすることができる。又雑音源からマイクロホンまでの距離に対応した最大遅延サンプル数をDとすると、(13)式に於け

$$\begin{aligned} D &= (\text{サンプリング周波数}) * (\text{雑音源とマイクロホンとの間の最大距離}) \\ &\quad / (\text{音速}) \\ &= 8000 * (50 / 34000) = 11.76 \approx 12 \end{aligned}$$

とすることができる。従って、この場合の $i$ は、 $i = 1 \sim 12$ の範囲とする。又雑音源とマイクロホンとの間の距離の最大値を1mとすると、最大遅延サンプル数Dは24となる。

【0039】又(13)式により求めた相互相関関数値 $R_p(i)$ の絶対値が最大となる時の $i$ の値 $i_p(p = 1, 2, \dots, n)$ を求め、更に、 $i_p$ の最大値 $i_{max}$ を求める。この処理は、図4の(A1)～(A11)に示すステップに従ったものとなる。即ち、 $i_{max}$ =初期値(例えば、0)とし、且つ $p = 1$ とし(A1)、次に、 $R_{pmax}$ =初期値(例えば、0.0)、 $i_p$ =初期値(例えば、0)とし、且つ $i = 0$ とし(A2)、前述の(13)式による相互相関関数値 $R_p(i)$ を求める(A3)。

【0040】そして、相互相関関数値 $R_p(i)$ が $R_{pmax}$ より大きいか否かを判定し(A4)、大きい場合

$$d_p = i_{max} - i_p$$

それによって、遅延器8-1～8-nの遅延サンプル数 $d_1 \sim d_n$ が遅延計算部9によって設定される。

【0042】又フィルタ2-1～2-nは、前述のよう

$$out_p = \sum_{i=1}^n c_p i * f_p(i)$$

となる。なお、 $\sum_{i=1}^n$ は、 $i = 1$ から $i = n$ までの加算を示し、 $c_p i$ はフィルタ係数、 $f_p(i)$ はフィルタのメモリの値を表し、この場合のフィルタの入力信号でもある。

【0043】又フィルタ係数計算部4に於いては、現在

$$f_p(i)' = \sum_{j=1}^q x(j) * f_p(i+j-1) \quad \dots (16)$$

となる。なお、 $\sum_{j=1}^q$ は $j = 1$ から $j = q$ までの加算を示し、 $q$ は相互相関関数値を計算する時の畳み込み演算を行うサンプル数を示し、一般には、数10～数10

$$\begin{aligned} e' &= \sum_{j=1}^r [f_1(j)' * c_{1j}] \\ &\quad - \sum_{i=2}^n \sum_{j=1}^r [f_i(j)' * c_{ij}] \quad \dots (17) \end{aligned}$$

として求めることができ、畳み込み演算であるから、デジタル・シグナル・プロセッサ(DSP)によって算出することができる。この場合、加算器3は、フィルタ2-1を介した基準マイクロホン1-1の出力信号から、フィルタ2-2～2-nを介した他のマイクロホン1-2～1-nの出力信号を減算して出力信号 $e'$ を出力することになる。

【0045】前述の加算器3の出力信号 $e'$ を誤差信号

関数値 $R_p(i)$ を次式に示すように求める。

$$\dots (13)$$

る $i$ は、 $i = 0, 1, 2, \dots, D$ とする。

【0038】例えば、雑音源とマイクロホンとの間の距離の最大値を50cm、サンプリング周波数を8kHzとすると、音速は約340m/sであるから、最大遅延サンプル数Dは、

$$D = (\text{サンプリング周波数}) * (\text{雑音源とマイクロホンとの間の最大距離})$$

$$\quad / (\text{音速})$$

$$= 8000 * (50 / 34000) = 11.76 \approx 12$$

は、その時の $R_p(i)$ を $R_{pmax}$ とし(A5)、小さい時は、 $i = i+1$ とする(A6)。そして、 $i \leq D$ か否かを判定し(A7)、 $i$ が最大遅延サンプル数D以下時はステップ(A3)に移行し、 $i$ が最大遅延サンプル数Dを超えるとステップ(A8)に移行する。このステップ(A8)に於いて、 $i_p$ が $i_{max}$ より大きいか否かを判定し、大きい場合は、その時の $i_p$ を $i_{max}$ とし(A9)、大きくない場合は、 $p = p+1$ とし(A10)、 $p \leq n$ か否かを判定し(A11)、 $p \leq n$ の条件の時はステップ(A2)に移行し、その条件を満足しない時は、相互相関関数値 $R_p(i)$ の検索が終了し、 $i \leq D$ の範囲に於ける $i_p$ の最大値 $i_{max}$ が得られる。

【0041】前述の最大値検出により得られた $i_p$ と $i_{max}$ とを用いて、遅延器の遅延サンプル数 $d_p$ を次式によって求める。

$$\dots (14)$$

に、図2に示す構成を適用することができるものであり、各フィルタ2-1～2-nの出力信号を $out_p$   
( $p = 1, 2, \dots, n$ )とすると、

$$\dots (15)$$

と過去とのフィルタ2-1～2-nの入力信号と、雑音源からの信号との相互相関関数値を計算して、フィルタ係数の更新を行うものであり、相互相関関数値 $f_p(i)'$ は、

$$f_p(i)' = \sum_{j=1}^q x(j) * f_p(i+j-1) \quad \dots (16)$$

0サンプルである。

【0044】このような相互相関関数値 $f_p(i)'$ を用いて、加算器3の出力信号 $e'$ を求める。即ち、

$$\dots (17)$$

として、評価関数 $J = (e')^2$ とするもので、この評価関数 $J = (e')^2$ を基にフィルタ係数を求める。例えば、前述のように、最急降下法により求めることができ、次式によりフィルタ係数 $c_{11}, c_{12}, \dots, c_{1r}, \dots, c_{n1}, c_{n2}, \dots, c_{nr}$ を求めることができる。

【数6】

$$\begin{bmatrix} c11 \\ c12 \\ \vdots \\ c1r \end{bmatrix} = \begin{bmatrix} c11_{old} \\ c12_{old} \\ \vdots \\ c1r_{old} \end{bmatrix} - t1 * \begin{bmatrix} f1(1)' \\ f1(2)' \\ \vdots \\ f1(r)' \end{bmatrix} \quad \dots (18)$$

$$t1 = \alpha * (e' / f1_{norm})$$

$$\begin{bmatrix} cp1 \\ cp2 \\ \vdots \\ cpr \end{bmatrix} = \begin{bmatrix} cp1_{old} \\ cp2_{old} \\ \vdots \\ cpr_{old} \end{bmatrix} + tp * \begin{bmatrix} fp(1)' \\ fp(2)' \\ \vdots \\ fp(r)' \end{bmatrix} \quad \dots (19)$$

$$tp = \alpha * (e' / fp_{norm})$$

$$p=2, 3, \dots n$$

なお、ノルム  $f p_{norm}$  は、(3) 式に対応したものである。

$$f p_{norm} = [(f p(1)')^2 + (f p(2)')^2 + \dots + (f p(r)')^2]^{1/2} \quad \dots (20)$$

となる。又 (18), (19) 式に於ける  $\alpha$  は、前述のように、定数で、フィルタ係数の最適値への収束の速さ

$$e' = out1 - \sum_{i=2}^n out_i$$

となり、フィルタ  $2-1 \sim 2-n$  への入力信号の位相を遅延器  $8-1 \sim 8-n$  によって揃えることができるから、フィルタ係数計算部 4 によるフィルタ係数の更新が容易となり、且つ話者 5 とスピーカ 6 とから同時に発音する状態の場合に於いても、フィルタ係数の更新制御が可能となり、雑音源としてのスピーカ 6 からマイクロホン  $1-1 \sim 1-n$  に回り込む雑音を確実に抑制することができる。

【0047】図 5 は本発明の第 3 の実施の形態の説明図であり、図 1 と同一符号は同一部分を示し、16 は雑音源、21 は補助マイクロホンである。この補助マイクロホン 21 は、マイクロホンアレイを構成するマイクロホン  $1-1 \sim 1-n$  と同一構成のマイクロホンとすることができる。

【0048】この実施の形態は、図 1 に示す実施の形態とほぼ同一であるが、補助マイクロホン 21 の出力信号を、雑音源の信号としてフィルタ係数計算部 4 に入力するものである。従って、雑音源 16 は、話者 5 又は任意の目的音源に対して、スピーカ以外の空調音等の任意の雑音源とした場合に於いても、図 1 に関連して説明した

$$f p(i)' = \beta * f p(i)'_{old} + (1-\beta) * [x(1) * f p(i)] \quad \dots (22)$$

なお、係数  $\beta$  は、 $0.0 < \beta < 1.0$  の条件で設定され、又  $f p(i)'_{old}$  はローパスフィルタのメモリ（遅延器 25）の値を示す。

【0051】この巡回型ローパスフィルタを用いることにより、過去の信号の重み付けを小さくして、畳み込み演算に於ける出力値が過大になることを防止し、安定に相互相関関数値  $f p(i)'$  を求めることができる。

【0052】図 8 は DSP (ディジタル・シグナル・プロセッサー) を用いた本発明の実施の形態の説明図であ

り、

と精度とを表すものである。

【0046】従って、加算器 3 の出力信号  $e'$  は、

$$\dots (21)$$

ように、フィルタ係数の更新に用いる評価関数  $J = (e')^2$  を基に雑音抑制が可能となる。

【0049】図 6 は本発明の第 4 の実施の形態の説明図であり、図 3 及び図 5 と同一符号は同一部分を示す。この実施の形態は、図 3 に示す実施の形態とほぼ同一であるが、補助マイクロホン 21 の出力信号を、雑音源の信号として遅延計算部 9 及びフィルタ係数計算部 4 に入力するものである。従って、図 3 に示す実施の形態の場合と同様に、遅延計算部 9 により遅延器  $8-1 \sim 8-n$  の遅延サンプル数を制御し、フィルタ係数計算部 4 によりフィルタ  $2-1 \sim 2-n$  のフィルタ係数の更新制御を行って、雑音抑制を行うことができる。

【0050】図 7 は本発明の実施の形態のフィルタ係数更新処理に於けるローパスフィルタの説明図であり、22, 23 は係数器、24 は加算器、25 は遅延器である。前述の相互相関関数値  $f p(i)'$  を、図 7 に示すローパスフィルタを用いて算出する場合を示し、係数器 23 の係数を  $\beta$  とし、係数器 22 の係数を  $1-\beta$  とした場合を示す。

り、 $1-1 \sim 1-n$  はマイクロホンアレイを構成するマイクロホン、30 はディジタル・シグナル・プロセッサー (DSP)、31-1  $\sim$  31-n はローパスフィルタ (LPF)、32-1  $\sim$  32-n は A/D 変換器 (A/D)、33 は D/A 変換器 (D/A)、34 はローパスフィルタ (LPF)、35 は増幅器、36 はスピーカを示す。

【0053】図1に示す実施の形態に於けるフィルタ $2-1 \sim 2-n$ とフィルタ係数計算部4及び図3に示す実施の形態に於けるフィルタ $2-1 \sim 2-n$ とフィルタ係数計算部4及び遅延器 $8-1 \sim 8-n$ と遅延計算部9とは、繰り返し処理と積和演算と条件分岐との組合せによって実現できるから、このような処理をデジタル・シグナル・プロセッサ30の演算機能によって実現するものである。

【0054】又ローパスフィルタ $31-1 \sim 31-n$ 、34は、例えば、音声帯域以外の信号成分を除去するものであり、又AD変換器 $32-1 \sim 32-n$ は、マイクロホン $1-1 \sim 1-n$ の出力信号をローパスフィルタ $31-1 \sim 31-n$ を介して入力してデジタル信号に変換するもので、例えば、8kHzでサンプリングして、デジタル・シグナル・プロセッサ30に於いて処理するビット数に対応して8ビットや14ビット等に変換する。

【0055】又ネットワーク等を介した入力信号は、DA変換器33によりアナログ信号に変換され、ローパスフィルタ34を介して増幅器35に入力され、増幅してスピーカ36を駆動することになる。この場合のスピーカ36の再生音は、マイクロホン $1-1 \sim 1-n$ に対しては雑音となる。しかし、前述のように、デジタル・シグナル・プロセッサ30によるフィルタ係数の更新等によって雑音を抑制することができる。

【0056】図9は本発明の実施の形態のDSP(デジタル・シグナル・プロセッサ)の処理機能の説明図であり、図3及び図8と同一符号は同一部分を示し、図8に於けるローパスフィルタ $31-1 \sim 31-n$ 、34と、AD変換器 $32-1 \sim 32-n$ と、DA変換器33と、増幅器35との図示を省略している。又フィルタ係数計算部4は、相互相関計算部41とフィルタ係数更新部42とを含み、遅延計算部9は、相互相関計算部43と最大値検出部44と遅延サンプル数計算部45とを含むものである。

【0057】遅延計算部9の相互相関計算部43は、マイクロホン $1-1 \sim 1-n$ の出力信号 $g_p(j)$ と、雑音源としてのスピーカ36の駆動信号とを入力し、(13)式に示す相互相関関数値 $R_p(i)$ を算出する。又最大値検出部44は、図4に示すフローチャートに従って相互相関関数値 $R_p(i)$ の最大値を検出し、遅延サンプル数計算部45は、最大値検出により得られた $i_p$ と $i_{max}$ とを用いて、遅延器 $8-1 \sim 8-n$ の遅延サンプル数 $d_p$ を(14)式に従って求め、遅延器 $8-1 \sim 8-n$ の遅延サンプル数を設定する。

【0058】又フィルタ係数計算部4の相互相関計算部41は、遅延器 $8-1 \sim 8-n$ によって雑音源の信号の位相を合わせた信号と、雑音源としてのスピーカ36の駆動信号と、加算器3の出力信号とを入力し、前述の(16)式に従って相互相関関数値 $f_p(i)$ を算出

する。この相互相関関数値 $f_p(i)$ の算出過程について、図7に示すローパスフィルタの処理を含めることができる。又フィルタ係数更新部42は、(17)、(18)、(19)式に従ってフィルタ係数 $c_{pr}$ を算出し、例えば、図2に示す機能のフィルタ $2-1 \sim 2-n$ のフィルタ係数の更新を行うものである。

【0059】図10は遅延器の説明図であり、46はメモリ、47は書き制御部、48は読み出制御部、9は遅延計算部である。デジタル・シグナル・プロセッサの内部メモリを用いて遅延器を実現した場合を示し、メモリ46は、遅延サンプル数の最大値Dの領域を有し、書き制御部47の制御によって書き込みが行われ、又読み出制御部48の制御により読み出される。又遅延計算部9により算出された遅延サンプル数 $d_p$ の間隔で書きポインタWPと読み出ポインタRPとが設定され、且つ点線矢印方向に、書き込み読み出しのタイミング毎にシフトされる。従って、書きポインタWPにより指示されたアドレスに書きまれた信号は、設定された遅延サンプル数 $d_p$ の後の読み出ポインタRPにより指示された時に読み出される。

【0060】図11は本発明の第5の実施の形態の説明図であり、51-1、51-2はマイクロホンアレイを構成するマイクロホン、52-1、52-2は線形予測フィルタ、53-1、53-2は線形予測分析部、54は音源位置検出部、55は話者等の音源を示す。マイクロホンアレイを構成するマイクロホンは更に多数設けることも可能であるが、以下説明の便宜上2個のマイクロホン51-1、51-2を設けた場合について説明する。

【0061】マイクロホン51-1、51-2の出力信号 $a(j)$ 、 $b(j)$ をそれぞれ線形予測分析部53-1、53-2と、線形予測フィルタ52-1、52-2とに入力し、線形予測分析部53-1、53-2に於いて自己相関関数値を求めて線形予測係数を算出し、この線形予測係数を用いて線形予測フィルタ52-1、52-2のフィルタ係数の更新を行い、線形予測フィルタ52-1、52-2の出力信号の線形予測誤差信号を基に、音源検出部54に於いて音源55の位置を検出し、音源位置情報を出力する。

【0062】図12は図11に示す各部の機能を更に詳細に示すもので、図11と同一符号は同一部分を示し、56-1、56-2は自己相関関数値計算部、57-1、57-2は線形予測係数計算部、58は相関係数値計算部、59は位置検出処理部である。線形予測分析部53-1、53-2は、自己相関関数値計算部56-1、56-2と、線形予測係数計算部57-1、57-2とを含む構成であり、マイクロホン51-1、51-2の出力信号 $a(j)$ 、 $b(j)$ が自己相関関数値計算部56-1、56-2に入力される。

【0063】線形予測分析部53-1の自己相関関数値計算部56-1は、マイクロホン51-1の出力信号 $a$

(i) を基に自己相関関数値  $R_a(i)$  を次式により算出する。

$$R_a(i) = \sum_{j=1}^n a(j) * a(j+i)$$

なお、 $\sum_{j=1}^n$  は  $j = 1$  から  $j = n$  までの加算を示し、n は畳み込み演算のサンプル数で、一般に数 100 の値となる。又 q を線形予測フィルタの次数とすると、 $0 \leq i \leq q$  となる。

【0064】又線形予測係数計算部 57-1 は、自己相関関数値  $R_a(i)$  を基に線形予測係数  $\alpha a_1, \alpha a_2, \dots, \alpha a_q$  を算出する。この線形予測係数は、相関法、偏自己相関法、共分散法等の既に知られた各種の方法によって求めることができる。従って、前述のデジタル・シグナル・プロセッサ (DSP) の演算機能によっても実現できる。

【0065】又マイクロホン 51-2 に対応する線形予測分析部 53-2 に於いても、自己相関関数値計算部 5

$$q = (\text{サンプリング周波数}) * (\text{マイクロホン間距離}) / (\text{音速})$$

により定まる値であり、右辺は前述の(7)式と同様のものとなる。

【0067】又音源位置検出部 54 は、相関係数計算部 58 と、位置検出処理部 59 を含み、相関係数計算部 58 は、線形予測フィルタ 52-1, 52-2 の出力信号、即ち、マイクロホン 51-1, 51-2 の出力信号  $a(j), b(j)$  の線形予測誤差信号  $a'(j), b'(j)$  を用いて相関係数値  $r'(i)$  を算出する。この場合の i の範囲は、 $-q \leq i \leq q$  となる。

【0068】位置検出処理部 59 は、相関係数値  $r'(i)$  の値を最大とする i の値  $i_{max}$  を求め、その値  $i_{max}$  により音源 55 の位置を示す音源位置情報を出力する。この場合の音源位置と  $i_{max}$  との関係は図 13 に示すものとなる。即ち、 $i_{max} = 0$  の場合は、音源 55 がマイクロホン 51-1, 51-2 の前方又は後方で、マイクロホン 51-1, 51-2 から等距離の位置に存在することになる。又  $i_{max} = q$  の場合は、マイクロホン 51-1, 51-2 の配置線上のマイクロホン 51-1 側に存在し、 $i_{max} = -q$  の場合は、マイクロホン 51-2 側に存在することになる。なお、マイクロホンを 3 個以上とすれば、音源までの距離を含めて音源位置を検出することができる。

【0069】音声信号は、自己相関関数値が一般に大きいものであり、マイクロホン 51-1, 51-2 の出力信号  $a(j), b(j)$  を用いて相関係数値  $r(i)$  の i に対する値の変化が小さいことにより、音源位置の検出が容易でないものであったが、前述の本発明の実施の形態によれば、自己相関関数値が大きい場合でも、線形予測誤差信号を用いて相関係数値  $r'(i)$  を求めるもので、等価的に、自己相関を小さくすることに相当し、音源位置の検出が容易となる。

【0070】図 14 は本発明の第 6 の実施の形態の説明

$$\dots (23)$$

6-2 により、マイクロホン 51-2 の出力信号  $b(j)$  を基に自己相関関数値  $R_b(i)$  を (23) 式と同様にして算出し、線形予測係数計算部 57-2 により、線形予測係数  $\alpha b_1, \alpha b_2, \dots, \alpha b_q$  を算出する。

【0066】線形予測フィルタ 52-1, 52-2 は、q 次の FIR フィルタの構成とすることができまするもので、フィルタ係数  $c_1, c_2, \dots, c_q$  は、それぞれ線形予測係数  $\alpha a_1, \alpha a_2, \dots, \alpha a_q, \alpha b_1, \alpha b_2, \dots, \alpha b_q$  によって更新される。この線形予測フィルタ 52-1, 52-2 のフィルタ次数 q は、

$$\dots (24)$$

図であり、図 11 と同一符号は同一部分を示し、53A は線形予測分析部、55A は音源としてのスピーカである。音源としてのスピーカ 55A の駆動信号を線形予測分析部 53A に入力することにより、音源の信号を線形予測分析し、線形予測係数を求めるもので、線形予測フィルタ 52-1, 52-2 に対して共通の線形予測分析部 53A として、マイクロホン 51-1, 51-2 の出力信号  $a(j), b(j)$  の線形予測誤差信号を求める。音源位置検出部 54 は、その線形予測誤差信号を用いて相関係数値  $r'(i)$  を求め、音源の位置を検出することができる。

【0071】図 15 は本発明の第 7 の実施の形態の説明図であり、61-1, 61-2 はマイクロホンアレイを構成するマイクロホン、62 は信号推定部、63 は同期加算部、65 は音源を示し、例えば、2 個のマイクロホン 61-1, 61-2 の配置線上に推定位置として点線で示すマイクロホン 64-1, 64-2, 64-3 が存在しているものとして同期加算部 63 に於いてマイクロホン 61-1, 61-2 の出力信号の同期加算を行って目的音強調を行う構成を示すものである。

【0072】図 16 は本発明の第 7 の実施の形態の機能ブロック図であり、図 15 と同一符号は同一部分を示し、66 は粒子速度計算部、67 は推定処理部、68-1, 68-2, 68-3 は遅延器、69 は加算器である。マイクロホンアレイを構成する 2 個のマイクロホン 61-1, 61-2 の配置線に対して音源 65 が  $\theta$  の方向に位置している場合を示し、又マイクロホン 61-1, 61-2 の配置線上に沿って点線で示すマイクロホン 64-1, 64-2, 64-3 が配置されていると推定して処理するものである。

【0073】又信号推定部 62 は、粒子速度計算部 66 と、推定処理部 67 を含む構成を有する。又音源 65 からの音波は、その伝搬を波動方程式 (Wave Equatio

$n$ ) で表すことができる。この場合、音圧を  $P$ 、粒子速度を  $V$ 、媒質の体積弾性率を  $K$ 、媒質の密度を  $\rho$  とする

$$\begin{aligned}-\partial V / \partial x &= (1/K) (\partial P / \partial t) \\ -\partial P / \partial t &= \rho (\partial V / \partial t)\end{aligned}$$

の関係で表されることが知られている。

【0074】粒子速度計算部66は、マイクロホン61-1の出力信号  $a(j)$  の振幅を音圧  $P(j, 0)$ 、マイクロホン61-2の出力信号  $b(j)$  の振幅を音圧  $P$

$$V(j+1, 0) = V(j, 0) + [P(j, 1) - P(j, 0)] \quad \dots (26)$$

と表すことができる。なお、 $j$  はサンプル番号である。

【0075】推定処理部67は、推定位置を  $x$  とする

$$\begin{aligned}P(j, x+1) &= P(j, x) \\ &\quad + \beta(x) [V(j+1, x) - V(j, x)] \\ V(j+1, x) &= V(j+1, x-1) \\ &\quad + [P(j, x-1) - P(j, x)] \quad \dots (27)\end{aligned}$$

によりマイクロホン64-1, 64-2, ... の推定位置を求めることができる。なお、 $\beta(x)$  は推定係数である。

【0076】従って、マイクロホン61-2の配置位置を  $x=1$ 、マイクロホン61-1の配置位置を  $x=0$  とすると、推定位置のマイクロホン64-1は  $x=2$ 、マイクロホン64-2は  $x=3$  となり、推定処理部62は、2個のマイクロホン61-1, 61-2を用いて、マイクロホン64-1, 64-2, ... が恰も配置されているかのように、マイクロホン64-1, 64-2, ... のそれぞれの出力信号を同期加算部63に入

$$d = (\text{サンプリング周波数}) * (\text{マイクロホン間距離}) * \cos \theta / (\text{音速}) \quad \dots (28)$$

によって遅延サンプル数  $d$  を求める。

【0078】それによって、マイクロホン61-1, 61-2と推定位置のマイクロホン64-1, 64-2, ... のそれぞれの出力信号を遅延器68-1, 68-2, ... によって位相を合わせ、加算器69により加算して、同期加算による目的音強調処理を行うことができる。従って、少ない個数のマイクロホンを用いて、目的音を推定マイクロホン数に対応したパワーになるように強調できる。

【0079】図17は本発明の第8の実施の形態の説明図であり、図15と同一符号は同一部分を示し、71は参照マイクロホン、72は減算器、73は重み付けフィルタ、74は推定用係数決定部である。

$$\begin{aligned}e(j) &= P(j, 2) - r_{ef}(j) \\ &= P(j, 1) + \beta(2) [V(j+1, 1) - V(j, 1)] \\ &\quad - r_{ef}(j) \quad \dots (29)\end{aligned}$$

【0081】この推定誤差  $e(j)$  の平均パワーが最小となるように、推定用係数決定部74に於いて推定係数  $\beta(2)$  を決定することができる。即ち、信号推定部62(図15又は図16参照)は、この推定誤差  $e(j)$  の平均パワーを最小とする推定係数  $\beta(2)$  を  $x=2, 3, 4, \dots$  を用いて、推定マイクロホン64-1,

と、媒質中を伝搬する音波は、

$$\dots (25)$$

( $j, 1$ ) とし、その音圧差によって粒子速度  $V$  を求め。即ち、マイクロホン61-1に於ける粒子速度  $V(j+1, 0)$  は、

$$\dots (26)$$

と、

力する。従って、2個のマイクロホン61-1, 61-2からなるマイクロホンアレイでもって、更に多数のマイクロホンを配置したマイクロホンアレイと同様に同期加算による目的音強調が可能となる。

【0077】同期加算部63は、遅延器68-1, 68-2, ... と、加算器69とを含み、遅延サンプル数を  $d$  とすると、遅延器68-1, 68-2, ... は、 $Z^{-d}, Z^{-2d}, Z^{-3d}, \dots$  とし、マイクロホン61-1, 61-2の配置線に対する音源位置を前述の実施の形態によって求めた角度  $\theta$  を基に、

ルタ、74は推定用係数決定部である。この実施の形態は、位置  $x=0$  のマイクロホン61-1と、位置  $x=1$  のマイクロホン61-2との間隔と同一間隔で位置  $x=2$  に参照マイクロホン71を配置し、推定位置誤差を減算器72により求め、重み付けフィルタ73により聴覚特性を与えて、推定用係数決定部74により推定係数  $\alpha(x), \beta(x), \gamma(x)$  を決定する場合を示す。

【0080】即ち、位置  $x=2$  のマイクロホン64-1(参照マイクロホン71の位置の推定マイクロホン)の推定信号  $P(j, 2)$  と参照マイクロホン71の出力信号  $r_{ef}(j)$  との差の推定誤差  $e(j)$  を減算器72により求める。

64-2, ... の出力信号を推定処理して出力することができる。

【0082】又図17に於いては、重み付けフィルタ73により、推定誤差  $e(j)$  に聴覚特性に従った重み付けを行うもので、聴覚特性は、等ラウドネス曲線として知られているように、4 kHz 近傍の感度が高いを示し

ている。そこで、推定誤差 $e$ ( $j$ )に対して感度の高い4kHz近傍の帯域に対して重み付けを大きくするものである。従って、位置 $n=2$ 以降の推定マイクロホンの出力信号の処理に於いても、聴覚の感度が大きい帯域の推定誤差を小さくして、同期加算により目的音強調を行うことができる。

【0083】図18は本発明の第9の実施の形態の説明図であり、61-1、61-2はマイクロホンアレイを構成するマイクロホン、62-1、62-2、…62-sは信号推定部、63-1、63-2、…63-sは同期加算部、64-1、64-2、…は推定マイクロホン、69は音源、80は音源位置検出部である。

【0084】マイクロホン61-1、61-2からなるマイクロホンアレイの方向に対して角度 $\theta_0$ 、 $\theta_1$ 、… $\theta_s$ に分割し、それぞれに分割した角度 $\theta_0$ 、 $\theta_1$ 、… $\theta_s$ に対応して、信号推定部62-1～62-sと同期加算部63-1～63-sとを設ける。各信号推定部62-1～62-sは、その推定係数 $\beta(x, \theta)$ を求めておくもので、本には[417]に示すように、参照マイクロホンを設け、相対位相 $(x, \theta)$ を設定する。

【0085】同期加算部63-1～63-sは、信号推定部62-1～62-sの出力信号の位相を合わせて加算するもので、 $\theta_0$ ～ $\theta_s$ の方向に対応した出力信号 $i_{nf-A}(\theta)$ を出力する。そこで、音源位置検出部80は、同期加算部63-1～63-sの出力信号のパワーを計算し、最大のパワーの出力信号対応の角度を音源95に検出し、音源位置情報を出力する。又最大のパワーの出力信号を目的音強調信号として出力する。

【0086】[417]は、本発明の第10の実施の形態の説明図であり、901は、スピーカ、911～912はカメラ、911～912はマイクロホンを構成するマイクロホン、92は音源位置検出部、93は音源の位置を検出する検出部として、94は音源検出部、94は統合判定処理部、95は音源を示す。

【0087】マイクロホン91-1、91-2と音源位置検出部94とは、前述の各実施形態の何れかを適用した構成として、音源位置検出部94から音源95の位置情報を統合判定処理部94に入力する。又テレビカメラやディジタルカメラ等のカメラにより話者を撮像し、話者の顔の位置を検出する。例えば、顔のテンプレートを用いたテンプレートマッチング法により顔の位置を検出する方式や、カラー映像信号を基に肌色の領域を抽出して、顔の位置を検出する方式等を適用することができる。又統合判定処理部94は、音源位置検出部92による位置情報と、顔位置検出部93による位置検出情報とを基に、音源95の位置を判定して音源位置情報を出力する。

【0088】例えば、マイクロホン91-1、91-2の配置線とカメラ90の撮像方向とに対して、話者(音源)の方向を複数の角度 $\theta_0$ ～ $\theta_s$ に分割し、マイクロホン91-1、91-2の出力信号の線形予測誤差を用いた相関係数算出による音源位置検出、或いは、マイクロホン91-1、91-2とその配置線上の推定マイクロホンとの出力信号を用いた音源位置検出等の手段により、音源方向の確率を示す位置情報 $i_{nf-A}(\theta)$ を求める。又カメラ90からの映像信号を用いた話者(音源)の顔の方向の確率を示す位置情報 $i_{nf-V}(\theta)$ を求める。そして、統合判定処理部94は、それぞれの位置情報 $i_{nf-A}(\theta)$ 、 $i_{nf-V}(\theta)$ との積 $res(\theta)$ を算出し、この積 $res(\theta)$ が最大となる角度 $\theta$ を音源位置情報として出力する。従って、音源95の方向を一層正確に検出することができる。又音源95の方向を検出してカメラ90のズーミング等の自動制御によって、音源95を拡大撮像することも可能となる。

【0089】本発明は、前述の各実施の形態のみに限定されるものではなく、種々付加変更することができるものであり、雑音抑制、目的音強調、音源位置検出等の目的に対応して前述の実施の形態を組み合わせができる。又目的音強調や音源位置検出は、話者等の音声についてのみでなく、他の音波を発する音源の検出等荷も適用可能である。

#### 【0090】

【発明の効果】以上説明したように、本発明は、マイクロホンアレイを構成するマイクロホン1-1～1-nの出力信号と、スピーカ6の駆動信号、補助マイクロホンの出力信号等の雑音源信号と、加算器3の出力の残差信号とをフィルタ係数計算部4に入力して、マイクロホン1-1～1-nの出力信号を入力するフィルタ2-1～2-nのフィルタ係数の更新制御を行うことにより雑音抑制を行うもので、目的音としての話者の音声と、雑音としての音声とが同時にマイクロホン1-1～1-nに人力される場合でも、両者の相互相関関数値が小さいとなることから、目的音としての話者の音声による影響を低減して、フィルタ係数の更新制御を継続して雑音抑制を行うことができる。

【0091】又フィルタ2-1～2-nの前段に遅延器を接続して、雑音信号の位相を合わせることにより、フィルタ2-1～2-nのフィルタ係数の更新制御が容易となるから、目的音としての話者の音声と、雑音としての音声等とが同時にマイクロホン1-1～1-nに入力された場合でも、雑音抑制が容易となる。

【0092】又マイクロホンアレイの出力信号又は目的音源の信号を入力して線形予測分析を行って、マイクロホンの出力信号を入力する線形予測フィルタのフィルタ係数を更新し、線形予測フィルタの出力信号を基に音源位置を検出することにより、目的音源の話者の音声と、

雑音源からの音声とが同時にマイクロホンに入力される場合でも、線形予測分析により音声信号の近傍サンプルの自己相関関数値を小さくして、目的音源の位置を確実に検出することができる。従って、その目的音源からの音声の強調、或いは、目的音源の音声以外を雑音として抑圧することができる。

【0093】又マイクロホンアレイを構成するマイクロホンの配置間隔に従った間隔の推定マイクロホンの出力信号も含めて同期加算を行うことにより、少ない個数のマイクロホンで、多数のマイクロホンを用いたマイクロホンアレイと同様な目的音強調及び目的音源位置の検出を行うことができる利点がある。

【0094】又マイクロホンアレイによる音源位置の検出と目的音源の撮像信号による位置検出とを統合して判定することにより、目的音源の位置を迅速に且つ正確に検出することができる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施の形態の説明図である。

【図2】フィルタの説明図である。

【図3】本発明の第2の実施の形態の説明図である。

【図4】本発明の第2の実施の形態に於ける遅延計算部の処理フローチャートである。

【図5】本発明の第3の実施の形態の説明図である。

【図6】本発明の第4の実施の形態の説明図である。

【図7】本発明の実施の形態のフィルタ係数更新処理に於けるローパスフィルタの説明図である。

【図8】D S Pを用いた本発明の実施の形態の説明図である。

【図9】本発明の実施の形態のD S Pの処理機能の説明図である。

【図10】遅延器の説明図である。

【図11】本発明の第5の実施の形態の説明図である。

【図12】本発明の第5の実施の形態の機能ブロック図である。

【図13】音源位置と  $i_{max}$  の関係説明図である。

【図14】本発明の第6の実施の形態の説明図である。

【図15】本発明の第7の実施の形態の説明図である。

【図16】本発明の第7の実施の形態の機能ブロック図である。

【図17】本発明の第8の実施の形態の説明図である。

【図18】本発明の第9の実施の形態の説明図である。

【図19】本発明の第10の実施の形態の説明図である。

【図20】従来例のエコーキャンセラの説明図である。

【図21】従来例のマイクロホンアレイを用いたエコーキャンセラの説明図である。

【図22】従来例の音源位置検出及び目的音強調処理の説明図である。

#### 【符号の説明】

1-1～1-n マイクロホン

2-1～2-n フィルタ

3 加算器

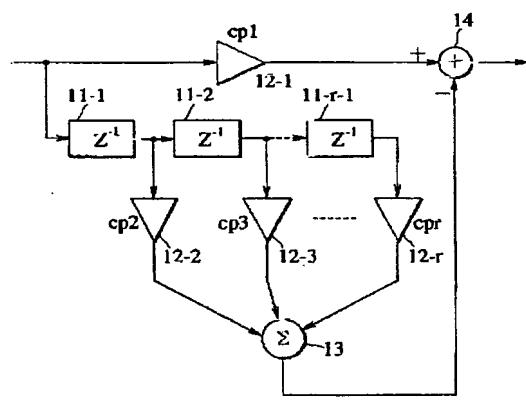
4 フィルタ係数計算部

5 話者（目的音源）

6 スピーカ（雑音源）

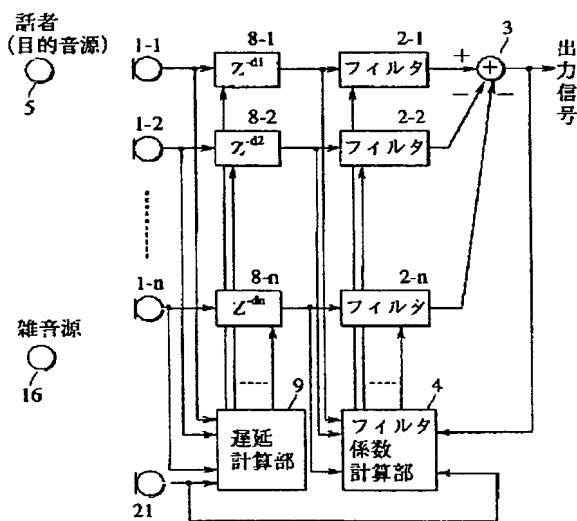
【図2】

フィルタの説明図



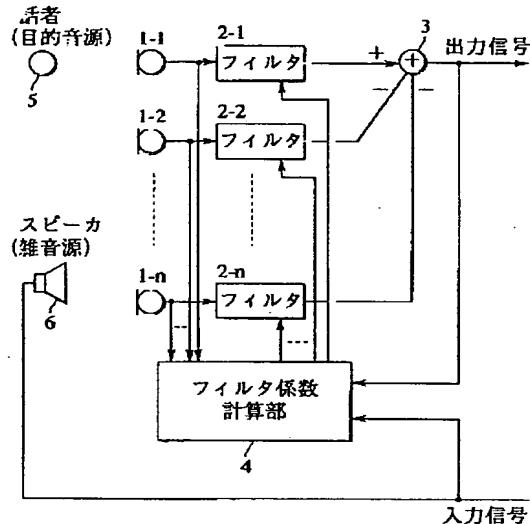
【図6】

本発明の第4の実施の形態の説明図



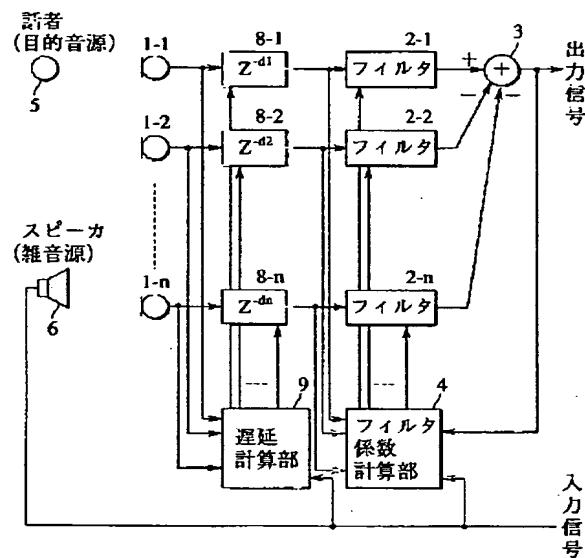
【図1】

本発明の第1の実施の形態の説明図



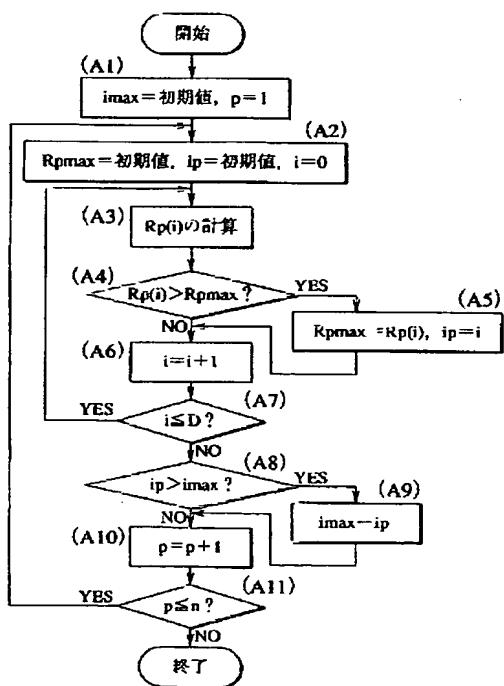
【図3】

本発明の第2の実施の形態の説明図



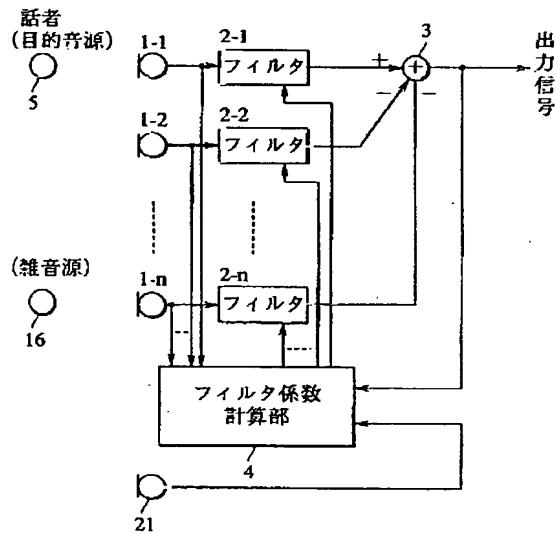
【図4】

本発明の第2の実施の形態に於ける遅延計算部の処理フローチャート



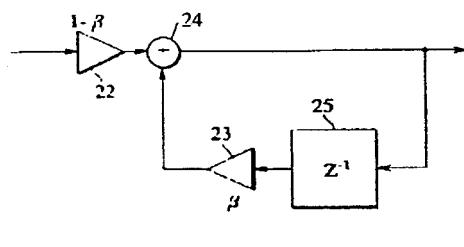
【図5】

本発明の第3の実施の形態の説明図



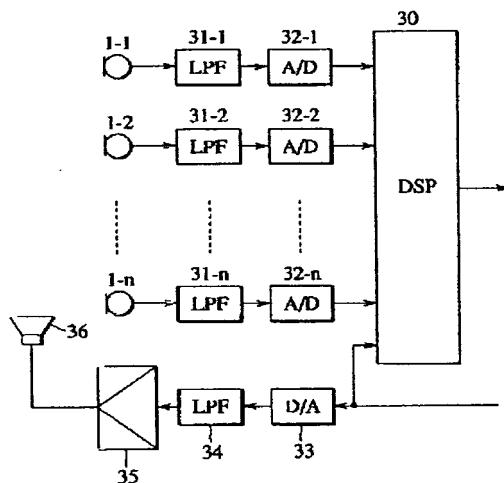
【図7】

本発明の実施の形態のフィルタ係数更新処理に於ける  
ローパスフィルタの説明図



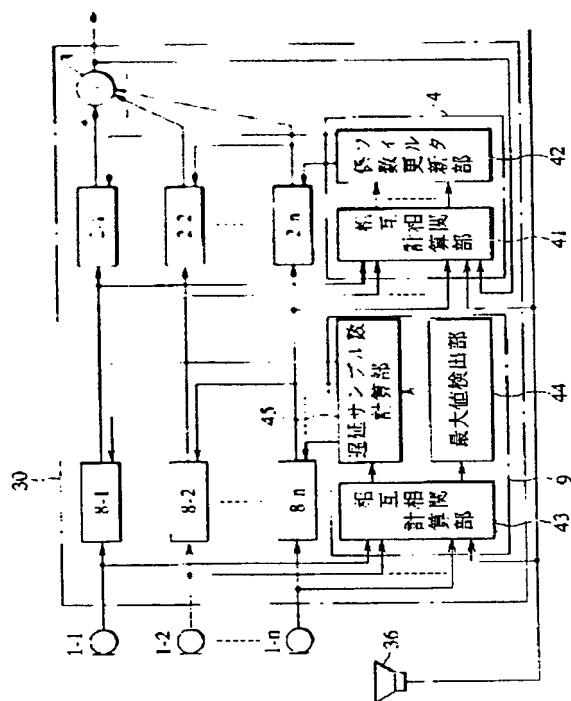
【図8】

DSPを用いた本発明の実施の形態の説明図



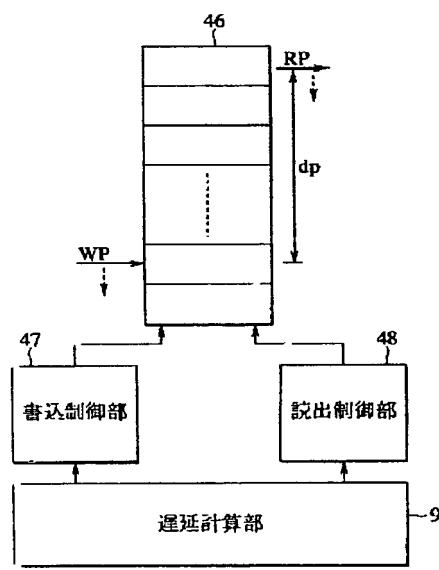
【図9】

本発明の実施の形態のDSPの処理機能の説明図



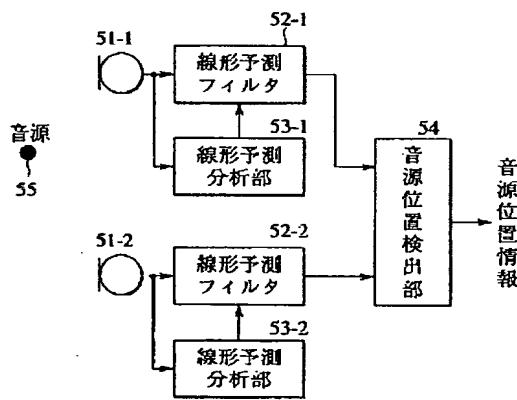
【図10】

遅延器の説明図



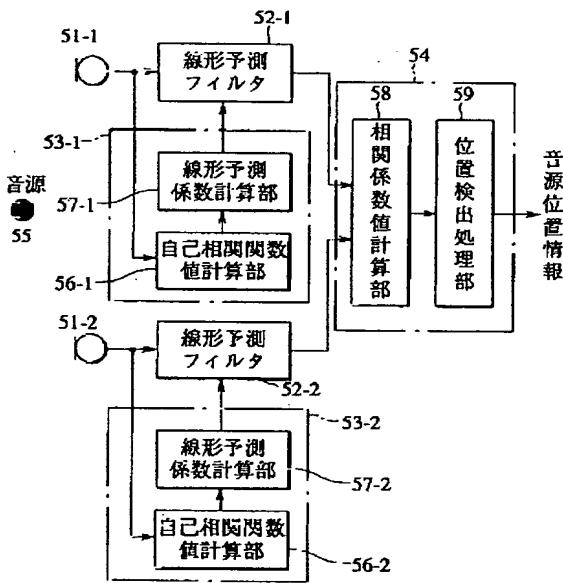
【図11】

本発明の第5の実施の形態の説明図



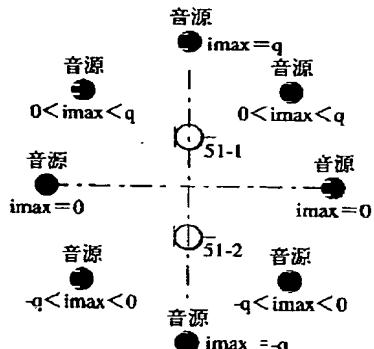
【図12】

本発明の第5の実施の形態の機能ブロック図



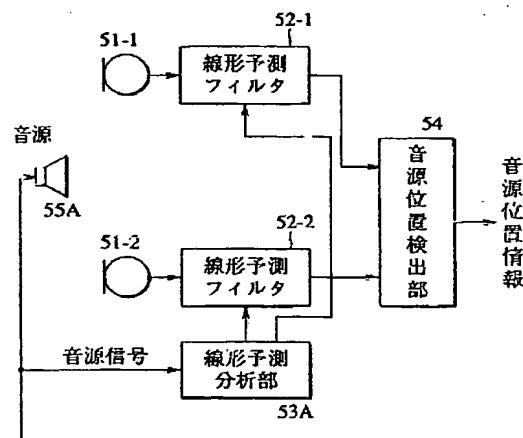
【図13】

音源位置とimaxとの関係説明図



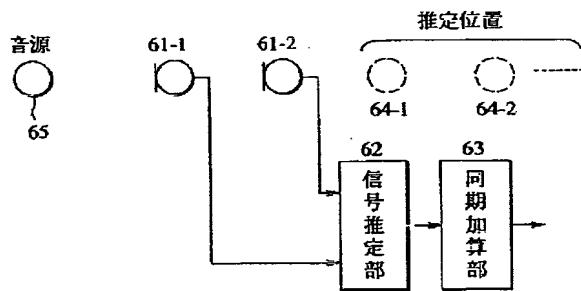
【図14】

本発明の第6の実施の形態の説明図



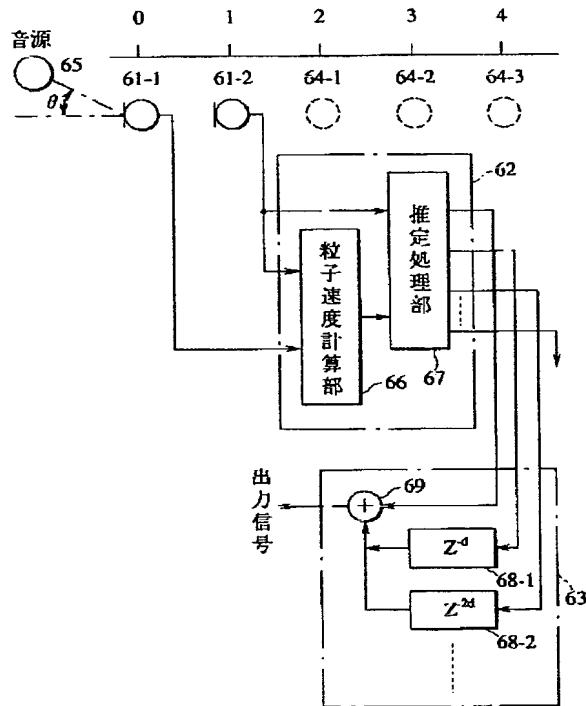
【図15】

本発明の第7の実施の形態の説明図



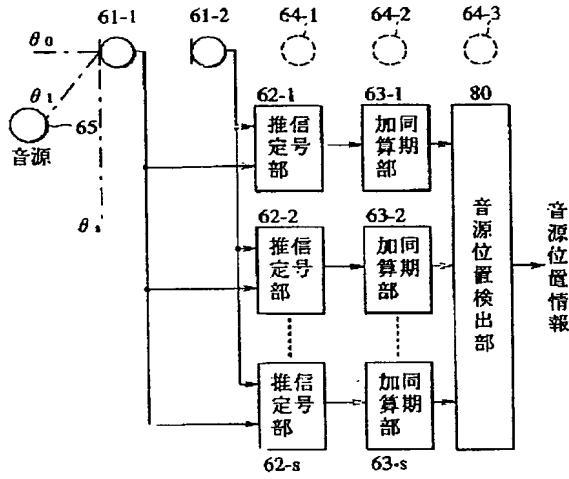
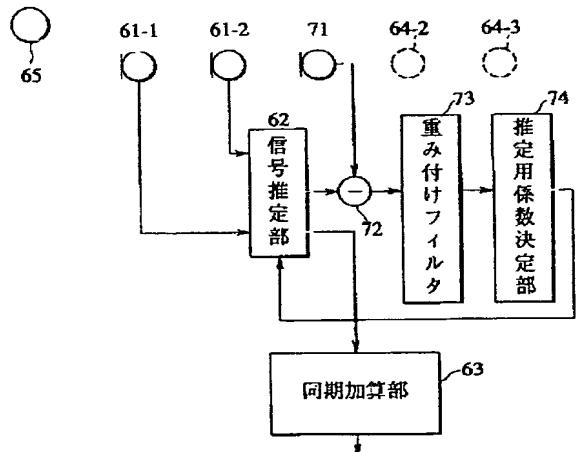
【図17】

本発明の第8の実施の形態の説明図



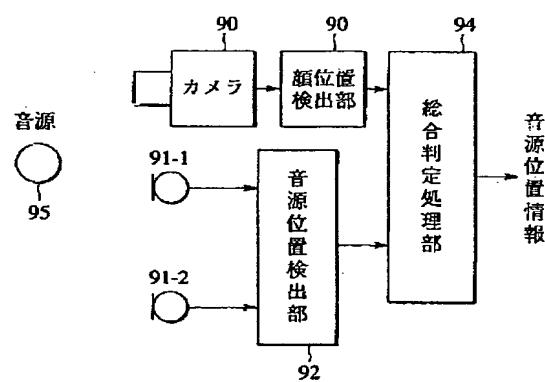
【図18】

本発明の第9の実施の形態の説明図

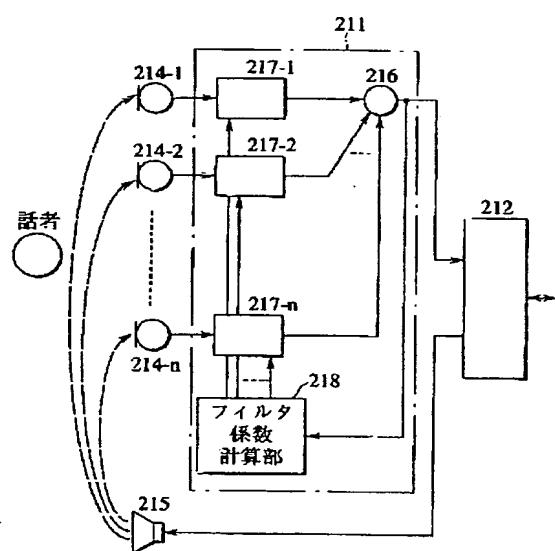


【図19】

本発明の第10の実施の形態の説明図

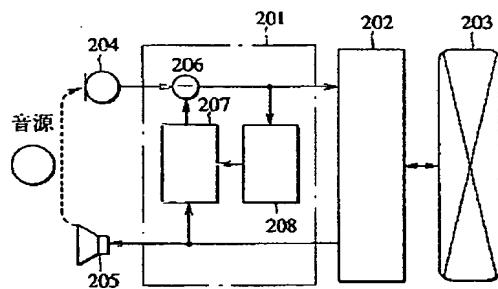


【図21】

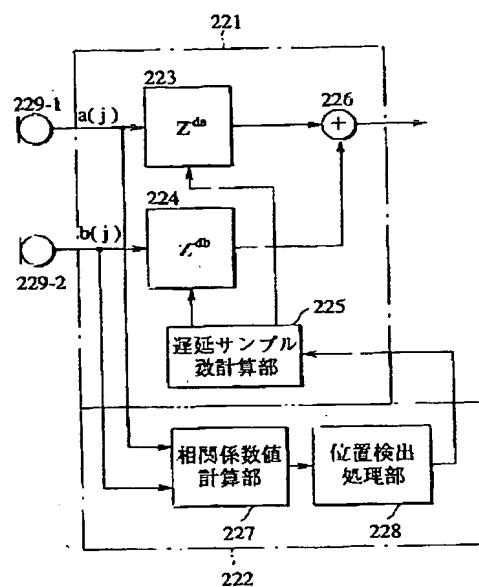
従来例のマイクロホンアレイを用いた  
エコーチャンセラの説明図

【図20】

従来例のエコーチャンセラの説明図



【図22】

従来例の音源位置検出及び目的音  
強調処理の説明図

**THIS PAGE BLANK (USPTO)**

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

**THIS PAGE BLANK (USPTO)**

**THIS PAGE BLANK (USPTO)**

**THIS PAGE BLANK (USPTO)**